



## ATR de la tarjeta DNle

Para una descripción genérica sobre la información contenida en esta tabla, refiérase al documento ISO-7816-3.

Etiqueta	Valor	Significado
TS	0x3B	Convención Directa.
T0	Formato del ATR 0x7F	Y1=0x07=0111; TA1, TB1 y TC1 presentes. K=0x0F=1111; 15 bytes históricos.
TA1	Interfaz. Parámetros de protocolo 0x38	FI (Factor de conversión de la tasa de reloj) = 744 DI (Factor de ajuste de la tasa de bits) = 12 Máximo 8 Mhz.
TB1	0x00	Vpp (voltaje de programación) no requerido.
TC1	0x00	No se requiere tiempo de espera adicional.
H1	0x00	No usado.
H2	0x6A	Datos de preexpedición. Diez bytes con identificación del expedidor.
H3	0x44	'D'
H4	0x4E	'N'
H5	0x49	'I'
H6	0x65	'e'
H7	0xX0	Fabricante de la tecnología <i>Match-on-Card</i> incorporada. 0x10 SAGEM 0x20 SIEMENS
H8	0x02	Fabricante del CI: STMicroelectronics.
H9	0x4C	
H10	0x34	Tipo de CI: 19WL34
H11	0x01	MSB de la version del SO: 1
H12	0x1X	LSB de la version del SO: 1X
H13	0x0X	Fase del ciclo de vida . - 00:prepersonalización. - 01:personalización. - 03:usuario. - 0F:final.
H14	0xXY	Bytes de estado
H15	0xXY	

Según en la fase en que se encuentre la tarjeta, los bytes de estado pueden presentar los siguientes valores:

Fase de usuario: estado habitual tras la expedición.

H13	0x03	Fase 0x03
H14	0x90	SW1.
H15	0x00	SW2.

Fase final: tarjeta no operativa.

H13	0x0F	Fase 0x0F
H14	0x65	SW1.
H15	0x81	SW2.